

2W，定电压输入，隔离非稳压，双隔离双路输出。

产品特点

- 可持续短路保护
- 空载输入电流低至6mA
- 效率高达86%
- 低纹波系数和低噪音
- 隔离电压 1500VDC/min
- 国际标准引脚方式
- 工作温度范围：-40℃ ~+105℃
- 可根据客户需求设计特殊规格产品



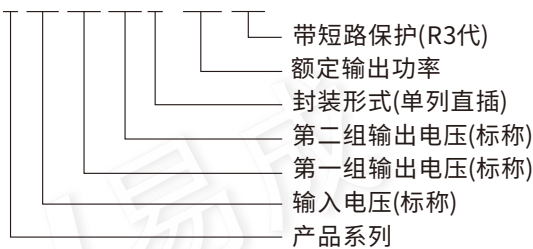
可持续短路保护

应用范围

D_S-2WR3系列产品是专门应用在分布式电源系统中需要产生两组与输入电源隔离的电源的应用场合而设计。该产品适用于：纯数字电路，一般低频模拟电路，继电器驱动电路，数据交换电路等。

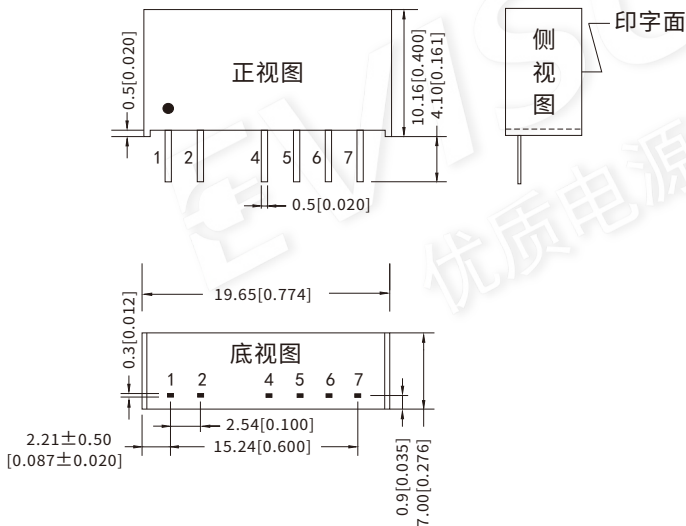
产品命名规则

DXXXXXS-2WR3



产品外观尺寸及引脚定义、建议印刷版图

1)外观尺寸

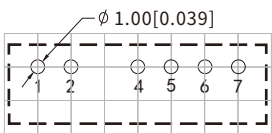


注：
单位(Units): mm[inch]
端子截面公差: $\pm 0.10[0.004]$
未标注之公差: $\pm 0.25[0.010]$

2)引脚定义

引脚	功能
1	+Vin
2	-Vin
4	0V1
5	+Vo1
6	0V2
7	+Vo2

3)建议印刷版图



备注：栅格距离为：2.54*2.54mm

产品物理特性

外壳材料	黑色阻燃耐热塑料 (UL94 V-0)
封装尺寸	19.65*10.16*7.00mm
重量	2.4g(Typ.)
冷却方式	自然空冷

产品型号表

产品型号	输入电压(VDC) 标称值 (范围值)	输出 ① 电压 (VDC)	输出电流(MA) Max(满载)/Min(轻载)		最大容性 负载(uF) ②	效率 (%,Min/Typ) @满载
D030303S-2WR3	2.97~3.63 (3.3V 标称)	3.3/3.3	303/303	30/30	1200	72/76
D030505S-2WR3		5/5	200/200	20/20	1200	76/80
D030909S-2WR3		9/9	112/112	12/12	1000	82/86
D031212S-2WR3		12/12	83/83	8/8	220	82/86
D031515S-2WR3		15/15	67/67	7/7	220	82/86
D032424S-2WR3		24/24	42/42	4/4	110	82/86
D050303S-2WR3	4.5~5.5 (5V 标称)	3.3/3.3	303/303	30/30	1200	73/77
D050505S-2WR3		5/5	200/200	20/20	1200	78/82
D050909S-2WR3		9/9	112/112	12/12	1000	80/84
D051212S-2WR3		12/12	83/83	8/8	220	80/84
D051515S-2WR3		15/15	67/67	7/7	220	80/84
D052424S-2WR3		24/24	42/42	4/4	110	80/84
D090303S-2WR3	8.1~9.9 (9V 标称)	3.3/3.3	303/303	30/30	1200	78/82
D090505S-2WR3		5/5	200/200	20/20	1200	81/85
D090909S-2WR3		9/9	112/112	12/12	1000	81/85
D091212S-2WR3		12/12	83/83	8/8	220	81/85
D091515S-2WR3		15/15	67/67	7/7	220	81/85
D092424S-2WR3		24/24	42/42	4/4	110	82/86
D120303S-2WR3	10.8~13.2 (12V 标称)	3.3/3.3	303/303	30/30	1200	74/78
D120505S-2WR3		5/5	200/200	20/20	1200	80/84
D120909S-2WR3		9/9	112/112	12/12	1000	82/84
D121212S-2WR3		12/12	83/83	8/8	220	80/85
D121515S-2WR3		15/15	67/67	7/7	220	80/84
D122424S-2WR3		24/24	42/42	4/4	110	82/86
D150303S-2WR3	13.5~16.5 (15V 标称)	3.3/3.3	303/303	30/30	1200	75/79
D150505S-2WR3		5/5	200/200	20/20	1200	76/80
D150909S-2WR3		9/9	112/112	12/12	1000	82/86
D151212S-2WR3		12/12	83/83	8/8	220	82/86
D151515S-2WR3		15/15	67/67	7/7	220	82/86
D152424S-2WR3		24/24	42/42	4/4	110	82/86

D240303S-2WR3	21.6~26.4 (24V 标称)	3.3/3.3	303/303	30/30	1200	76/80
D240505S-2WR3		5/5	200/200	20/20	1200	82/86
D240909S-2WR3		9/9	112/112	12/12	1000	82/86
D241212S-2WR3		12/12	83/83	8/8	220	82/86
D241515S-2WR3		15/15	67/67	7/7	220	82/86
D242424S-2WR3		24/24	42/42	4/4	110	82/86
DxxxxxxS-2WR3	可根据客户需求设计特殊规格产品,可提供0.1~2W功率的产品。					

以上各型号电源模块,空载功耗约为额定输出功率的10%。

① 标称输出电压是指输入电压在标称值和输出电流在满载的条件下测试得到;

② 最大容性负载是表征模块电源输出带容性负载的最大能力,一般外接输出电容不能超过模块电源的最大容性负载值,否则会造成模块启动不良和影响模块长期工作的可靠性。

产品输入特性

项目	条件	最小值	标称值	最大值	单位
输入电流(满载/空载)	5V输入模块	---	505/8	---	mA
	12V输入模块	---	208/8	---	
	15V输入模块	---	168/8	---	
	24V输入模块	---	104/6	---	
反射纹波电流		---	15	---	
输入滤波器		电容滤波			
热插拔		不支持			

产品输出特性

项目	条件	最小值	标称值	最大值	单位
输出电压精度		见误差包络曲线图(图1)			
线性调节率	输入电压变化 $\pm 1\%$	3.3V输出模块	---	± 1.5	%
		其他输出模块	---	± 1.2	
负载调节率	10%到100%负载	3.3V输出模块	---	18	%
		5V输出模块	---	12	
		9V输出模块	---	10	
		12V输出模块	---	8	
		15V输出模块	---	7	
		24V输出模块	---	6	
纹波&噪声	20MHz带宽	---	75	180	mVp-p
温度漂移系数	100%负载	---	± 0.02	---	%/°C
输出短路保护		可持续,自恢复			

备注:纹波和噪声的测试采用去掉示波器探头地线的靠接测试法。

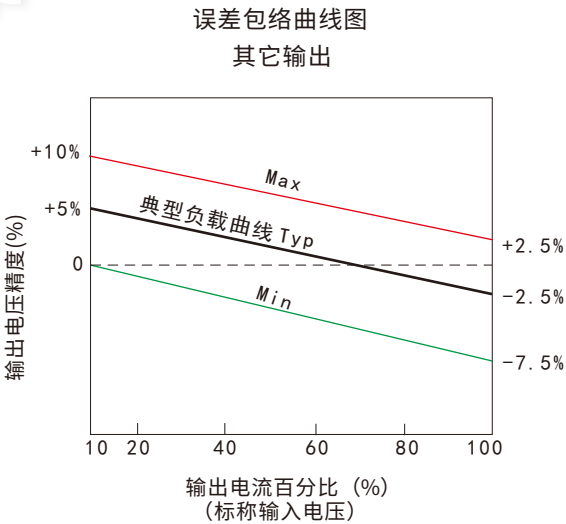
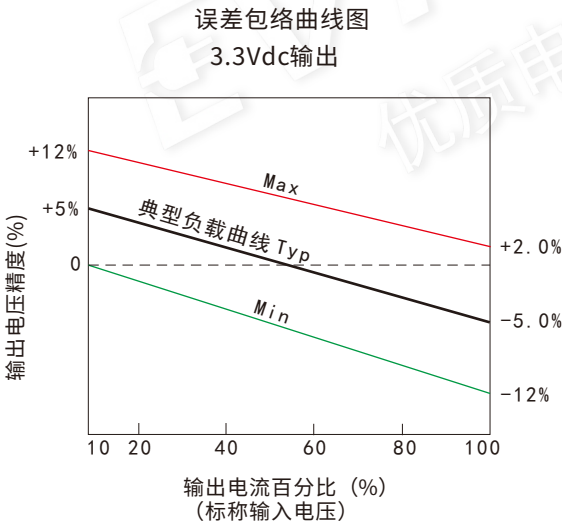
产品通用特性

项目	条件	最小值	标称值	最大值	单位
工作温度	温度 $\geq 85^{\circ}\text{C}$ 降额使用(见图2)	-40	---	+105	$^{\circ}\text{C}$
存储温度	---	-55	---	+125	
工作时外壳温升	$T_a=25^{\circ}\text{C}$	---	25	---	
存储湿度	无凝结	5	---	95	%RH
引脚耐焊接温度	焊点距离外壳1.5mm 10秒	---	---	300	$^{\circ}\text{C}$
振动		10-150Hz, 5G, 0.75mm. along X, Y and Z			
隔离电压	输出 1-输出 2, 测试时间 1 分钟, 漏电流小于 1mA	1500	---	---	VDC
绝缘电阻	输入-输出/输出 1-输出 2, 绝缘电压 500VDC	1000	---	---	M Ω
隔离电容	输入-输出, 100KHz/0.1V	---	20	---	pF
开关频率	100%负载, 输入标称电压	---	300	---	KHz
平均无故障时间	MIL-HDBK-217F@25 $^{\circ}\text{C}$	3500	---	---	Khours

EMC特性

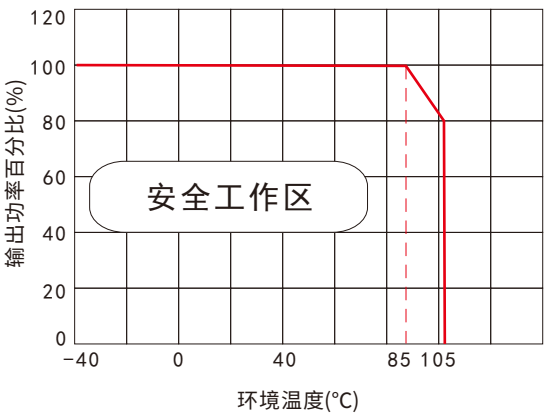
EMI	传导骚扰	CISPR32/EN55032 CLASS B (推荐电路见图(4))
	辐射骚扰	CISPR32/EN55032 CLASS B (推荐电路见图(4))
EMS	静电放电	IEC/EN61000-4-2 Air $\pm 8\text{kV}$, Contact $\pm 4\text{kV}$ perf. Criteria B

产品特性曲线



图(1)

温度降额曲线图

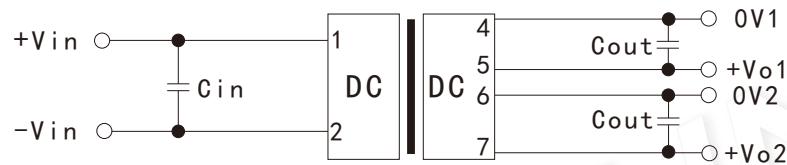


图(2)

产品外围推荐电路

1.典型应用

对于纹波噪音要求一般的场合，可在输入端和输出端各并联一颗滤波电容，外接电路如下图（3）所示,但应注意选用合适的滤波电容。若电容太大，很可能会造成启动问题。对于每一路输出，在确保安全可靠工作条件下，其滤波电容的推荐值详见表(1)。



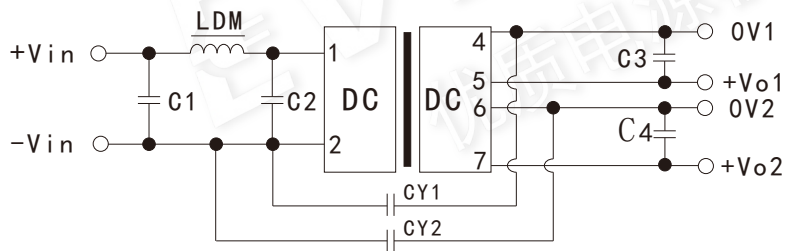
图(3)

Vin (VDC)	Cin	Vout (VDC)	Cout
3.3/5	4.7uF/16V	3.3/5	4.7uF/16V
9/12	2.2uF/25V	9/12	1uF/25V
15/24	2.2uF/50V	15/24	1uF/50V

表(1)

2.EMC解决方案推荐电路

对于纹波噪音要求严格的场合，外接电路请参考图(4)所示,其滤波电容及电感的推荐值详见表(2)。



图(4)

EMI	Vin (VDC)	3.3/5/9/12/15/24
	C1/C2	4.7uF/50V
	LDM	6.8uH
	C2/C4	见表(1)中Cout参数
	CY1/CY2	270pF/2kV

表(2)

备注:若实际使用过程中，对EMI要求很高，建议添加CY电容。

产品使用注意事项

- 输入要求: 确保供电电源的输出电压波动范围不要超出DC/DC模块本身的输入要求,输入电源的输出功率必须大于DC/DC模块的输出功率;
- 输出负载要求: 尽量避免空载使用,当负载的实际功耗小于模块的输出额定功率的10%或有空载现象，建议在输出端外接假负载,假负载(电阻)可按照模块额定功率的5~10%计算,电阻值= $U_o^2 / (P_o \cdot 10\%)$;
- 输出端外接电容其容值不宜过大，否则容易造成模块启动时过流或启动不良;
- 除特殊说明外，本手册所有指标都在 $T_a=25^{\circ}\text{C}$ ，湿度 $<75\%\text{RH}$ ，标称输入电压和输出额定负载时测得;
- 本手册所有指标测试方法均依据本公司企业标准;
- 我司可提供产品定制，具体情况可直接与我司技术人员联系。